

มหาวิทยาลัยสงขลานครินทร์

คณะวิศวกรรมศาสตร์

สอบกลางภาค: ภาคการศึกษาที่ 2

ปีการศึกษา: 2548

วันที่สอบ: 10 มีนาคม 2548

เวลาสอบ: 13.30-16.30 น.

รหัสวิชา: 240-236

ห้องสอบ: A401

ชื่อวิชา: Advanced Analog and Digital Electronics

อ่านรายละเอียดของข้อสอบ และคำแนะนำให้เข้าใจก่อนเริ่มทำข้อสอบ

เวลา : 3 ชั่วโมง

รายละเอียดของข้อสอบ :

ข้อสอบทั้งหมดมีจำนวน 6 ข้อ คะแนนรวมทั้งหมด 35 คะแนน

อนุญาตให้ใช้

- เครื่องคิดเลข (ห้ามบันทึกสูตรใด ๆ ลงในเครื่อง)
- ไม่อนุญาตให้นำเอกสารหรือตำราเข้าห้องสอบ

คำสั่ง :

- ให้ทำข้อสอบทุกข้อ
- เขียนคำตอบลงในข้อสอบ
- เขียนชื่อและรหัสให้ชัดเจนในข้อสอบทุกแผ่น
- เขียนคำตอบให้ชัดเจน คำตอบส่วนใดอ่านไม่ออก จะถือว่าคำตอบนั้นผิด

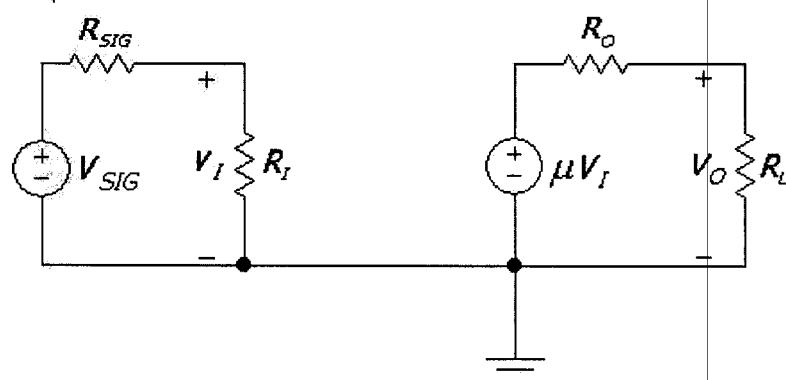
อ.ปฏิมากร จันทร์พิริม

ผู้ออกข้อสอบ

(คะแนนรวม 35 คะแนน)

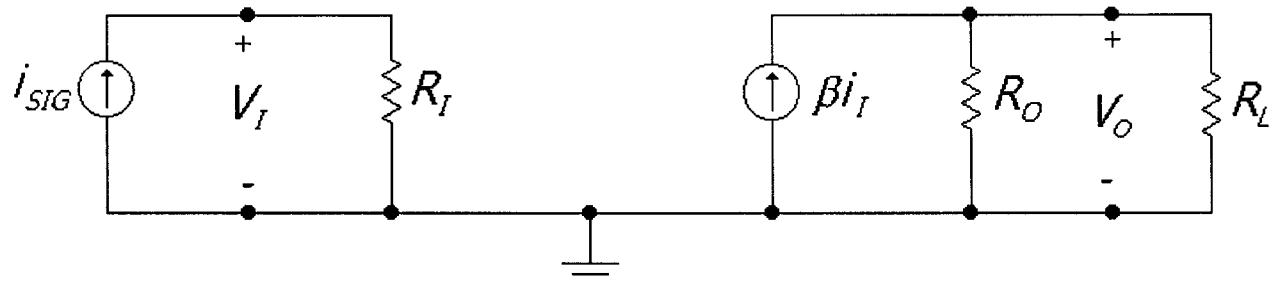
1. จงหาเครื่องหมาย / หน้าข้อที่ถูกต้อง และกาเครื่องหมาย X หน้าข้อที่ผิด (4 คะแนน)
 - a) วงจร resistance amplifier ทำหน้าที่ขยายความด้านท่าน
 - b) วงจร conductance amplifier ทำหน้าที่ขยายความนำ
 - c) ideal linear voltage amplifier จะขยายสัญญาณ DC และ ac ด้วยอัตราขยายที่ไม่เท่ากัน
 - d) วงจร voltage follower เป็นวงจรที่มีอัตราขยายแรงดันเท่ากับ 1

2. วงจรขยาย (amplifier) ในรูปที่ 1 ได้รับแรงดันจากแหล่งจ่ายไฟมีขนาดเท่ากับ ± 12 VDC และกำหนดให้ $\mu = -3$ จงหากราฟคุณลักษณะการถ่ายโอน (transfer characteristic curve) ของวงจรขยายนี้ (2 คะแนน)



รูปที่ 1

3 วงจรขยายในรูปที่ 2 มีค่า $R_I = 100\Omega$, $R_O = 10k\Omega$ และ $\beta = 250$

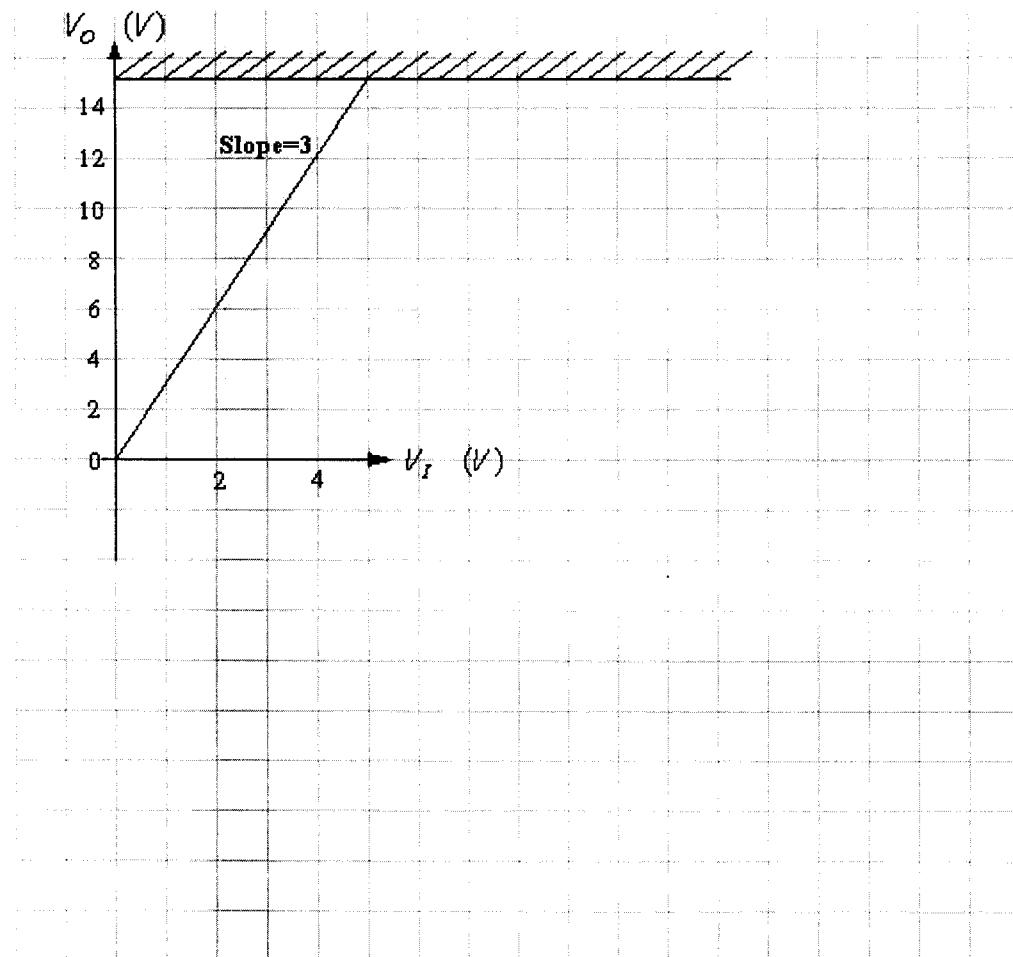


รูปที่ 2

- a) จงคำนวณหากระแสเอาต์พุตที่จ่ายให้กับความต้านทาน R_L ซึ่งมีค่าเท่ากับ $5k\Omega$ เมื่อกระแสที่ป้อนให้กับวงจรนี้ i_{SIG} มีค่าเท่ากับ $20\sqrt{2} \sin 1000t \text{ } \mu\text{A}$. (5 คะแนน)

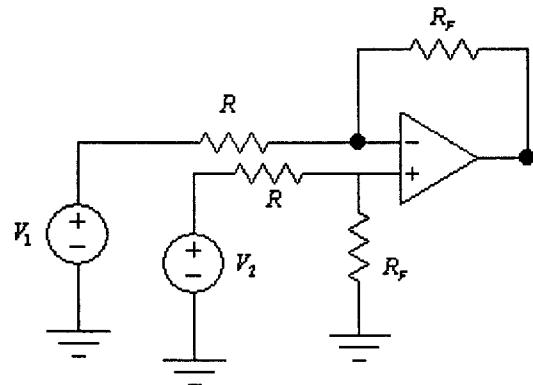
- b) จงคำนวณหากำลังที่สูญเสียไปภายในวงจรขยาย (P_{diss}) เมื่อให้แหล่งจ่ายไฟ (power supply voltage) มีขนาดเท่ากับ $\pm 15V_{DC}$ และแต่ละแหล่งจ่ายจะจ่ายกระแสเท่ากัน มีค่าเท่ากับ 70 mA . สมมติให้กำลังที่ต้องการจาก signal source (P_{SIG}) มีค่าเท่ากับ 0 (5 คะแนน)

4. วงจร ideal linear voltage amplifier ถูกกระตุ้นด้วยแหล่งจ่ายไฟเท่ากับ $+15 \text{ Vdc}$ และ -15 Vdc และมีค่า gain constant (μ) เท่ากับ 3 สามารถภาพของ voltage transfer characteristic curve ได้ดังรูป จงคำนวณหา v_o เมื่อแรงดันอินพุตที่ให้ไปมีค่าเท่ากับ $v_i = 4 + 2 \sin \omega t \text{ V}$ ทั้งวิธีการคำนวณผลลัพธ์ จากกราฟและวิธีการคำนวณผลลัพธ์ (7 คะแนน)



ชื่อ รหัสนักศึกษา..... ตอบ..... 4

5. จากรูป กำหนดให้อัตราส่วนระหว่าง $\frac{R_F}{R}$ มีค่าเท่ากับ 10 จงคำนวณหาแรงดันเอาต์พุต เมื่อ $V_1 = +0.2 \text{ VDC}$
และ $V_2 = -0.2 \text{ VDC}$ (4 คะแนน)



6. ถ้าต้องการสร้างวงจรที่ให้สมการดังต่อไปนี้

$$v_O = -\{2v_1 - 4.5v_2 + 0.7v_3\}$$

โดยใช้งาน summing amplifier ร่วมกับวงจรอื่นตามที่ผู้ออกแบบเห็นสมควร จะสามารถออกแบบวงจรให้ได้ผลลัพธ์ตามสมการนี้ได้อย่างไร กำหนดให้ค่าความต้านทานป้อนกลับ (R_F) มีค่าเท่ากับ 100Ω (8 คะแนน)