

มหาวิทยาลัยสงขลานครินทร์

คณะวิศวกรรมศาสตร์

การสอนปลายภาค ประจำภาคการศึกษาที่ 2

วันที่ 22 กุมภาพันธ์ 2556

วิชา 210-435 Communication Electronics

ประจำปีการศึกษา 2555

เวลา 13.30-16.30 น

ห้อง หัวหุ่นยนต์

คำสั่ง

1. ข้อสอบชุดนี้มีทั้งหมด 5 ข้อ ควรตรวจสอบก่อนลงมือทำ
2. อนุญาตให้นำเข้ามาเครื่องเขียนและเครื่องคิดเลขเข้าห้องสอบ
3. อนุญาตให้ใช้ดินสอหรือปากกาได้ในการเขียนคำตอบ
4. ให้เขียนคำตอบในสมุดคำตอบ

ชื่อ: _____ รหัสประจำตัว: _____

ผู้ออกข้อสอบ: นาย ภานุมาส คำสัตย์

1. ให้ออกแบบวงจร matching network ที่แปลง load 50Ω โอมที่ไปเป็น admittance ค่า $0.004 + j0.004 S$ โดย

(ก) ใช้ lump elements สองตัว (ตัวเก็บประจุ ตัวเหนี่ยวนำ ค่าใดๆ)

(ข) ใช้ transmission lines ที่มี $z_0 = 50\Omega$ ตามความเหมาะสม 2 ชุด

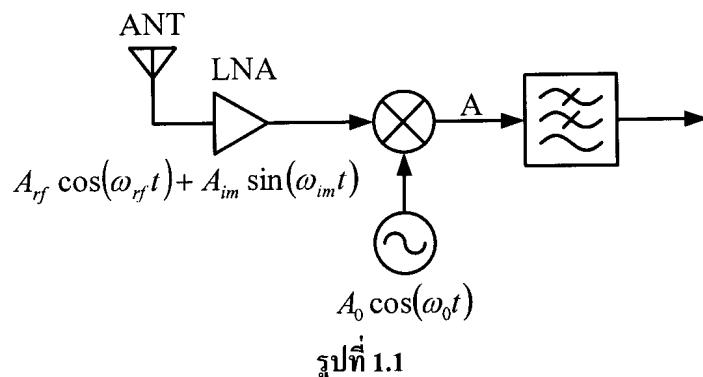
อาจจะใช้แผนภูมิสมิธ (Smith chart) เป็นเครื่องมือช่วยในการออกแบบอย่างคร่าวๆ แต่ค่าอุปกรณ์ต้องได้มามากการคำนวณที่แม่นยำ

2. ใช้การวิเคราะห์ผ่าน complex Fourier series

(ก) ให้วาดรูปแสดง spectrum ตามความเหมาะสมของสัญญาณข้อมูลที่อยู่ร่องๆ สัญญาณ $s_{rf}(t) = A_{rf}\cos(\omega_{rf}t)$, สัญญาณ local oscillator $s_0(t) = A_0\cos(\omega_0t)$ และสัญญาณเงา (image) ที่อยู่ร่องๆ สัญญาณ $s_{im}(t) = A_{im}\sin(\omega_{im}t)$ โดยนิยม $\omega_0 < \omega_{rf}$ และ $\omega_{rf} - \omega_0 = \omega_0 - \omega_{im}$

(ข) ใช้ข้อมูลจากสัญญาณต่างๆ ในข้อ (ก) ให้วาดรูปแสดง spectrum สัญญาณในระบบปรับแบบ heterodyne receiver ที่จุด A ในรูปที่ 1.1 จงอธิบายถึงปัญหาจากสัญญาณ image ที่เกิดขึ้นและเหตุใดวงจรกรองผ่านความถี่ต่ำ (lowpass filter, LPF) หรือ bandpass filter, BPF สำหรับเพื่อกรองผ่านเนพาะสัญญาณข้อมูลซึ่งไม่สามารถแก้ปัญหาดังกล่าวได้

(10 คะแนน)



3. จงพิสูจน์ว่า matching network ที่เปลี่ยน output impedance ของวงจรขยายเพื่อให้เข้ากับ load 50Ω โอมห์นน์ ใน การมองกลับกันจาก load คือ matching network ดังกล่าวนี้ทำหน้าที่เปลี่ยน impedance ของ load 50Ω โอมห์ ไปเป็น impedance ที่เป็น complex conjugate ของ output impedance ของวงจรขยายที่พิจารณาตั้งแต่ต้น

อาจจะใช้แผนภูมิสมิธ (Smith chart) เป็นเครื่องมือช่วยในการพิสูจน์

4.

(ก) ให้ออกแบบวงจรคูณสัญญาณแรงดันแบบกิลเบิร์ต (Gilbert voltage multiplier) เพื่อนำมาใช้เป็นวงจรผสมสัญญาณ (mixer) เพื่อนำมาใช้ในการขยับความถี่ โดยใชุ้ปกรณ์ต่อไปนี้

- ทรานซิสเตอร์ใบโพลาร์ชนิดอีนพีเอ็นและพีเอ็นพีจำนวนไม่จำกัด
- ตัวต้านทานค่าใดๆจำนวนไม่จำกัด
- ตัวเก็บประจุค่าใดๆจำนวนไม่จำกัด
- ไฟเลี้ยงเดียวขนาด 5 โวตต์
- กินกระถางใบอัสรวนไม่เกิน 6 มิลลิแอม培ร์

(ข) จากรวงจรที่ออกแบบในข้อ (ก) ให้บอกระดับแรงดันดีซีใบอัสรในทุกๆจุดภายในวงจรโดยประมาณ

5. ให้ออกแบบวงจรออสซิลเตอร์ชนิด OpAmp RC ที่ให้กำเนิดสัญญาณไซน์ความถี่ 1 กิโลเฮิร์ตซ์ โดยใช้อุปกรณ์ต่อไปนี้เท่านั้น

- ออปแอมป์อุดมคติ 3 ตัว
- ตัวต้านทานค่าใดๆจำนวนไม่จำกัด
- ตัวเก็บประจุค่าใดๆจำนวนไม่จำกัด